1) Por ordem de grandeza podemos classificar as unidades de medida da seguinte maneira:
a) Kilo, Mega, Giga, Tera, Exa, Zeta, Yotta, Peta;
b) Kilo, Mega, Giga, Tera, Zeta, Yotta, Peta, Exa;
c) Kilo, Mega, Giga, Tera, Peta, Exa, Zeta, Yotta;
d) Kilo, Mega, Giga, Tera, Exa, Peta, Zeta, Yotta.

2) Correlacione e segunda coluna de acordo com a primeira e marque a alternativa que corresponde a sequência correta:

1- Transmissão paralela 2 – Transmissão serial	( ) Todos os bits que o transmissor é capaz de manipular são transmitidos simultaneamente ao receptor. ( ) Sua unidade de medida é B/s ( ) Sua unidade de medida é bps ( ) Transmissão que oferece maior velocidade ( ) Seu grande problema é o ruído ( ) Transmite apenas um bit por vez.

a) 1,1,2,1,1,2
b) 1,2,1,1,1,2
c) 1,1,1,1,1,2
d) 1,1,2,1,2,2

3) Marque a alternativa que se encaixa na definição : "são circuitos integrados, passíveis de serem programados para executar uma tarefa pré-definida":
a) Rom
b) FirmWare
c) Processador
d) Chipset

4) _____ são comandos que o processador entende, cada processador entende uma quantidade finita de _____. A palavra que completa corretamente as lacunas é:
a) Códigos
b) Instruções
c) Tags
d) Funções

5) O conjunto de instruções do processador forma um _____ ou _____: A alternativa que completa as lacunas corretamente é:
a) Comando, tags
b) Programa, firmware
c) Firmware, comando
d) Programa, software

6) Componente responsável por armazenar os programas para serem executados posteriormente pelo processador:
a) Registradores
b) Memória Ram
c) Memória Rom
d) Memória cache

7) A memória secundária também pode ser chamada de:
a) Memória Principal

(21) 99461-8818
(21) 97894-7490
EXPLICADORESNET
WWW.EXPLICADORES.NET.BR

b) Memória Auxiliar
c) Memória de Massa
d) Memória de disco

8) O processo de busca de instruções no processador é também conhecida como:
a) Batch
b) Charge
c) Pool
d) Fetch

9) Componente do computador que também pode ser chamado de unidade de ponto flutuante ou FPU (Float Point Unit):
a) Processador
b) Co Processador matemático
c) Memória cache
d) Registradores

10) Marque V para verdadeiro e F para falso e marque a alternativa que possui a sequência correta:
( ) O papel do processador é somente um: pegar dados, processá-los conforme uma pré-programação e devolvê-los, não importando de onde vêm ou para onde vão.
( ) Em um computador quando usamos o termo —memória‖ normalmente estamos nos referindo a sua memória RAM ;
( ) Apesar de discos rígidos, unidades de CD-ROM, disquetes, etc. serem classificados como sistemas de memória secundária ou memória de massa, não devemos chamá-los de "memória", já que o termo "memória" é sinônimo de memória RAM, como falamos.
( ) A RAM (Random Access Memory) é um tipo de circuito eletrônico de memória que permite a leitura e a escrita de dados em seu interior. Só que ela é uma memória volátil, isto é, cortando-se sua alimentação elétrica, apagamos os dados que estavam nela armazenados.

a) F,V,V,V
b) V,F,V,V
c) V,V,F,V
d) V,V,V,V

11) Um programa (software), quando armazenado em ROM, recebe o nome de _____.
a) Software
b) Bios
c) POST
d) Firmware

12) Quais são os tipos de tecnologias de memórias ROM utilizadas atualmente:
a) EEPROM e Flash Rom
b) EEPROM e EPROM
c) Mask Rom e EEPROM
d) Mask Rom e Flash Rom

13) Tipo de memória que também pode ser chamado de memória de configuração:
a) Memória Ram
b) Firmware

c) Memória Rom
d) CMOS

14) Processador que acessa externamente 16 bits por vez:
a) 8086
b) 8088
c) 80286
d) 80z0

15) Recurso do 80286, EXCETO:
a) 16 MB RAM
b) Proteção de Memória
c) Memória Virtual
d) 32 bits de acesso externo

16) A partir de que geração que os processadores fabricados por outros fabricantes, ou seja, os não-Intel, passaram a ser diferentes internamente:
a) 1ª Geração
b) 3ª Geração
c) 4ª Geração
d) 5ª Geração

17) Que modo é usado em processadores superiores a 80286, para se portar exatamente igual a um 8086, tendo o mesmo conjunto de instruções e acessando somente 1 MB de memória.
a) Real
b) Protegido
c) Bloqueado
d) Chaveado

18) O modo protegido permite diversos recursos "extras" avançados, EXCETO:
a) Memória Virtual
b) Proteção de Memória
c) Acesso a 32 MB RAM
d) Multitarefa

19) Que tipo de soquete é encontrado em placa mãe 286 para a instalação do co-processador matemático 80287
a) DIP
b) PLCC
c) SIPP
d) SLIP

20) As informações de configuração do computador são gravadas em uma RAM de pequena capacidade, localizada na própria placa-mãe na maioria das vezes integrada ao chipset, esta também é chamada de:
a) Memória CMOS
b) ROM
c) BIOS
d) EEPROM

21) Técnica de aproveitar as unidades que a princípio ficariam ociosas para começarem a executar a próxima instrução do programa:

a) Pipeline
b) Fetch
c) Shadow
d) DMA

22) A busca de instruções e dados é feita pela unidade de pré-busca, a decodificação da instrução é feita pela unidade de decodificação e a execução é efetuada pela unidade de execução, chmamos este processo de:
a) Pipeline
b) Fetch
c) Shadow
d) DMA

23) Unidade que é responsável pela execução de contas simples — como soma, subtração, multiplicação e divisão — chamadas de operações de números inteiros.
a) FPU
b) UC
c) Cache
d) CPU matemática

24) A unidade de gerenciamento de memória (MMU, Memory Management Unit) é dividida em duas unidades:
a) Segmentação e Unidade
b) Paginação e Segmentação
c) Paginação e Alocação
d) Segmentação e Alocação

25) Que tipo de método é urilizado para a memória RAM ser dividida em blocos chamados páginas, que possuem 4 KB cada:
a) Alocação
b) Segmentação
c) Paginação
d) Unidade

26) O que faz com que programas acessem a memória virtual como se a mesma realmente existisse fisicamente no micro:
a) Acesso Direto
b) Endereçamento Linear
c) Pipeline Direto
d) DMA

27) A fim de agilizar o processo de conversão, o 386 tem uma tabela contendo os últimos endereços que foram convertidos, chamada:
a) Cache de disco
b) cache de página TLB
c) Código de página
d) Tabela de endereços

28) um aplicativo não pode sobrepor a área de outro. Quando, de alguma forma, isso, ocorre, ocasiona um erro que genericamente chamamos:
a) GPF
b) FERROR
c) Alocation Error

d) Protection Error

29) Que método é chamado quando o sistema operacional que programa por quanto tempo cada programa carregado em memória ficará sendo executado antes de alternar para o próximo aplicativo a ser executado:
a) Time Sharing
b) Time Sliping
c) Time Slicing
d) Time Response

30) A Microsoft, entretanto, estipulou uma padronização para que programas de modo protegido fossem escritos para o DOS, chamada de:
a) DPMM
b) DPMI
c) PDOS
d) DDOS

31) Que circuito é considerado uma memória ROM, contendo um circuito lógico pré-fixado.
a) PDA
b) PCA
c) PMA
d) PLA

32) Tipo de multitarefa que é reconhecida como verdadeira que depende do recurso de proteção de memória:
a) Cooperativa
b) Preemptiva
c) Recursiva
d) Imediatista

33) Como eram conhecidos os processadores 486 que implementavam recursos de gerenciamento de energia elétrica:
a) Enhanced SL
b) Eletric Logic
c) Currency Eletric
d) Eletric SL

34) Com se chama a técnica quando um programa chega a um desvio condicional, o controlador de cache, em vez de esperar a unidade de execução do processador acabar o processamento para ver qual desvio será tomado, carrega antecipadamente, na memória cache, o conteúdo dos ramos do desvio:
a) Desvio condicional
b) Previsão de desvio
c) Desvio esperado
d) Desvio programado

35) Como se dá o nome a arquitetura que um dado processador se comporta como se fosse dois processadores funcionando em paralelo, onde cada um é chamado de canalizações:
a) Dual Processor
b) Super dual
c) Superescalar

d) Supre processor

36)Todos os processadores têm alguns bugs, que vão sendo corrigidos à medida em que são descobertos, em revisões futuras do processador, essas são chamadas de:
a) Specification
b) Stepping
c) Specification Update.
d) Stashing errata

37) Analisando o seguinte número "A6163204AC" que vem impresso no invólucro do processador, o que estaria sendo informado no primeiro número da seqüência:
a) Número do lote
b) Semana de fabricação
c) Ano de fabricação
d) Identificação de Fábrica

38) Analisando o seguinte número "A6163204AC – MALAY – SY007/SSS" que vem impresso no invólucro do processador, quanto ao multiprocessamento o que estaria indicando o último "S":
a) Permite mais de um processador
b) Não permite mais de um processador
c) tipo de sincronização
d) Tensão standard

39) Como se chama o elemento semicondutor que se transforma na pastilha de silício do processador:
a) Cobre
b) Ouro
c) Waffer
d) Goffer

40) Pequenos programas considerados uma memória ROM, encontrados no interior da CPU, contendo o passo a passo de como a unidade de execução do processador deve efetuar para executar cada uma das instruções conhecidas pelo processador.
a) Código de cache
b) Microcódigo
c) Microinstrução
d) Cache codificado

41) Em que estágio um processador de 6ª geração Identifica os limites das instruções, dentro de 16 bytes (128 bits).
a) busca (estágio 1)
b) busca (estágio 2)
c) busca (estágio 3)
d) busca (estágio 4)

42) Tem como papel principal traduzir as instruções x86 recebidas pelo processador em microinstruções RISC (também chamadas micro-ops) que são utilizadas pela unidade de execução do processador.
a) Decodificador CISC
b) Decodificador RISC

c) Codificador RISC/CISC
d) Decodificador CISC/RISC

43) Um dado decodificador converte as instruções x86 em microinstruções RISC. Essas microinstruções são enviadas a um pool de instruções, também chamado:
a) Buffer de redirecionamento
b) Reservatório de instruções
c) Buffer de reordenamento
d) Reservatório Pool

44) Pentium Pro tinha um cache de memória L2 que era acessado através de um barramento independente, chamado:
a) backside bus
b) External Bus
c) Socket Bus
d) Frontside bus

45) É uma memória, adicionada ao Pentium II Xeon, localizada na placa de circuito impresso onde o processador e o cache L2 são soldados. Esse circuito armazena todas informações referentes ao processador:
a) InfoRom
b) CacheRom
c) PIROM
d) SIROM

46) Como Intel chama a arquitetura interna dos processadores de 7ª geração:
a) New Generation
b) Net Processor
c) Netburst
d) Processor Net New

35 – Técnica que permite que sejam construídas placas-mãe que aceitem até quatro processadores Itanium trabalhando em paralelo:
a) Multiprocessamento Simétrico
b) Multiprocessamento Linear
c) Multiprocessamento de Endereçamento
d) Multiprocessamento Dinâmico

47) Os processadores IA-64 utilizam uma arquitetura chamada VLIW (Very Long Instruction Word),onde as instruções são encapsuladas em um pacote de instruções. O VLIW também é chamado de:
a) Long Word
b) New Instruction
c) EPIC
d) FILOAS

48) Qual será a transferência máxima de um processador de 64 bits, usando um clock de 100 Mhz:
a) 600 MB/s
b) 700 MB/s
c) 850 MB/s
d) 800 MB/s

Taxa de transferência = clock (em Hz) x quantidade de bits 🕑 8

49) Cada processador entende uma quantidade finita de instruções, que são listadas em uma tabela conhecida como:
a) Conjunto de instruções
b) Tabela de instruções
c) Lista de instruções
d) Cadeia de instruções

50) Em qual geração de processador foi introduzida a técnica de Arquitetura Superescalar:
a) 1ª geração
b) 4ª geração
c) 5ª geração
d) 7ª geração

51) Em qual geração de processador foi introduzida a arquitetura híbrida CISC/RISC,
a) 3ª geração
b) 4ª geração
c) 6ª geração
d) 7ª geração

41 - "Ensina" o processador a trabalhar com os periféricos mais básicos do sistema, tais como os circuitos de apoio, a unidade de disquete e o vídeo em modo texto:
a) Post
b) Setup
c) BIOS
d) Boot

42 – Barramento que contêm Informações adicionais como, por exemplo, se a operação é de leitura ou escrita.
a) Dados
b) Controle
c) Endereços
d) Frontal

43 – Transforma 52 decimal em binário:
a) 110100
b) 111000
c) 101001
d) 110011

44 – Nomes especiais que contem 4, 16, 64 bits, representam respectivamente:
a) Word - Quad Word - Nibble
b) Quad Word – Nibble - Double Word
c) Nibble – Word - Quad Word
d) Double Word - Quad Word – Nibble

45 - Um processador que transfira dados a 64 bits por vez usando um clock de 100 MHz, terá uma taxa de transferência máxima teórica de:
a) 750 MB/s
b) 800 MB/s

c) 850 MB/s
d) 700 MB/s

46 - Há vários sistemas de correção de erros. Na transmissão paralela, o mais simples chama-se_____ e o mais usado é _____.

a) CRF - Checkerror
b) CRC – Checksun
c) CKS – CRC
d) Checksun – CKS

47 – Tipo de transmissão que usa um fio para a transmissão do sinal de clock, que é usado pelo receptor para saber onde começa e onde termina cada dado que está sendo transmitido.
a) Síncrona
b) Assíncrona
c) Full Duplex
d) Half-Duplex

48 – Unidade de medida que indica a velocidade de uma transmissão serial:
a) bps
b) Bps
c) Byps
d) CPS

49 – Relacione as afirmações abaixo, com suas gerações padrões:
( ) Passou a ter 32 bits, conceito de memória cache, que vinha embutido na placa-mãe.
( ) O co-processador e parte da memória cache embutida dentro da CPU.
( ) Processadores 8086 e 8088, com 16 bits
( ) Modo protegido, multitarefa, memória Virtual.
( ) uso da *arquitetura superescalar*, isto é, o processador passou a ter mais de uma unidade de execução interna.
( ) A principal inovação foi o uso de uma arquitetura híbrida CISC/RISC.
( ) arquitetura é representada pelos processadores Itanium.
( ) transferência de quatro dados por pulso de clock, a existência de duas unidades de execução trabalhando com o dobro do clock interno do processador.

a) 3ª, 4ª, 1ª, 2ª, 5ª, 6ª, IA-64, 7ª
b) 3ª, 1ª, 4ª, 2ª, 5ª, IA-64, 7ª, 6ª,
c) 2ª, 4ª, 1ª, 3ª, 6ª, 5ª, IA-64,7ª
d) 4ª, 3ª, 1ª, 2ª, IA-64, 7ª, 6ª, 5ª

50 - Conhece todas as funções matemáticas, e executa com uma só instrução o que necessitaria de diversas outras em um processador comum.
a) Cache
b) FPU
c) UC
d) CPU

51 – Tipo de memória que a partir dos processadores de 6ª geração esse circuito, que antes estava localizado na placa-mãe do micro, passou a estar localizado dentro do próprio processador:
a) Cache L1
b) RDRAM

c) Cache L2
d) Registradores

52 - Tipo de circuito vem programado de fábrica e não há como reprogramá-lo, a não ser trocando o circuito da placa.

a) Mask ROM

b) Flash ROM

c) ROM

d) ROM I/O

53 - Essa é a tecnologia mais moderna para circuitos de memória ROM, pois permite que o circuito seja reprogramado eletronicamente, isto é, usando o próprio computador.

a) Mask ROM

b) Flash ROM

c) ROM

d) ROM I/O

54 – Técnica que permite a transferência de dados sem o conhecimento do processador.
a) UMA
b) DMA
c) CMA
d) HDMA

55 – Não é um tipo de encapsulamento de Processador:
a) DAF
b) QFP
c) PGA
d) BGA

56 - Principal barramento do micro:
a) Endereço
b) Dados
c) Controle
d) Local

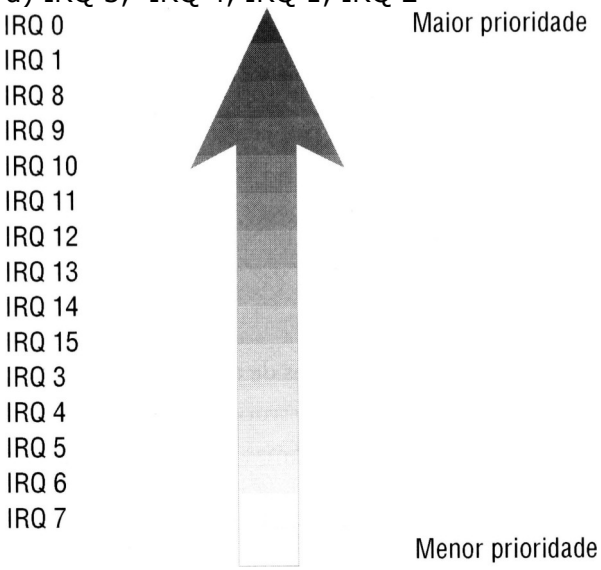
57 - Os periféricos integrados comunicam-se com o processador através de uma extensão do barramento de expansão, chamado:
a) barramento Y
b) barramento Z
c) barramento x
d) barramento h

58 - as placas ISA não-plug-and-play são chamadas de:
a) No plug
b) No Play
c) deLegacy

d) No plug-and-play

59 – Simultâneamente as placas de som, video fazem interrupção:
a) IRQ 5 e IRQ 9
b) IRQ 7 e IRQ 9
c) IRQ 9 e IRQ 6
d) IRQ 6 e IRQ 7

60 – Qual das opções abaixo mostra a ordem certa de prioridade de interrupção:
a) IRQ 5, IRQ 7, IRQ 8, IRQ 9
b) IRQ 8, IRQ 9, IRQ 12, IRQ15
c) IRQ 15, IRQ 8, IRQ 3, IRQ 2
d) IRQ 3, IRQ 4, IRQ 1, IRQ 2



61- Barramento PCI que permite que a placa periférica seja trocada com o micro ligado.
a) PCI HotSwap
b) PCI HotPlug
c) PCI Hotcard
d) PCI HotClick

62 – Função em que o barramento AGP permiti que a placa de vídeo use parte da memória RAM para armazenamento de dados referentes à textura e ao z-buffering.
a) DIME
b) AGP Card
c) Texturing AGP
d) AGP TXT

63 - Sinal bastante importante presente no barramento de controle do barramento local do micro responsável por reinicializar o micro.
a) boot
b) reset
c) Logoff
d) End

(21) 99461-8818
(21) 97894-7490
EXPLICADORESNET
WWW.EXPLICADORES.NET.BR

64 - Tabela inserida no 386 contendo os últimos endereços que foram convertidos, como exemplo linear para físico.
a) TTL
b) TLB
c) TLD
d) TLG

65 - uma memória ROM contendo o passo a passo de como a unidade de execução do processador deve efetuar para executar cada uma das instruções conhecidas pelo processador.

A) PIROM
b) EPROM
C) Microcódigo
d) EEPROM

66 – Arquitetura do Pentium II em que o cache L2 não está na placa-mãe, mas sim no substrato do encapsulamento SEC, trabalhando à metade da freqüência de operação interna do processador.
a) DIB
b) ECC
c) BID
d) BSEC

67 - memória ROM contendo a lista de microinstruções para a conversão de uma determinada instrução:
a) DIB
b) Microcódigo
c) MIS
d) RIS

1 – Barramento conhecido como IEEE 1394:

a) Firewire

b) USB

c) Centronics

d) IRDA

2 – Arquivo de troca, utilizado em memória virtual>

a) Swap File

b) Trocador

c) File Virtual

d) Virtual File

3 – Pulso de clock extra adicionado ao ciclo de leitura ou escrita da memória. O objetivo deste ciclo é tornar o ciclo de acesso à memória Ram compatível com o tempo de acesso da memória.

a) Time sharing

b) Time Slacing

c) Memory Time

d) wait States

4 – Relacione a 2ª coluna de acordo com a 1ª:

I) Mask ROM	( )Vendida virgem e tem seu conteúdo gravado pelo fabricante. Neste caso o conteúdo poderá ser apagado, o que é feito com luz ultra violeta, podendo assim ser regravado.
II) EPROM	( ) Memória gravada na fábrica do circuito integrado e não há como apagarmos seu conteúdo.
III) EEPROM	( ) seu apagamento pode ser feito através de impulsos elétricos. Permite a reprogramação dos circuitos sem remove-los.
IV) PROM	( ) Memória vendida virgem e o fabricante do dispositivo se encarregará de gravar o conteúdo.
V) Flash ROM	( ) é uma EEPROM que utiliza baixas tensões de apagamento e este é feito em um tempo bem menor.

II–I–III–IV–V c) IV-II-I-III-V

III–I-II-IV-V d) V-III-II-I-IV

5 – Programa inserido em ROM que ensina o processador a trabalhar com os periféricos básicos do sistema, tais como circuitos de apoio, a unidade de disquete, e o vídeo em modo texto.

a) BIOS

b) Post

c) Setup

d) CMOS

6 - Memória volátil do tipo RAM, mantida pela bateria da placa mãe quando o computador é desligado.

a) RAM

b) ROM

c) Cache

d) CMOS

7 – Nas memórias , pelo fato dos capacitores descarregarem muito rápido, é necessário que as informações sejam reescritas, este processo é chamado de:

a) Varredura

b) Update

c) Refresh

d) Writer

8 – Circuito utilizado na construção de memória cache:

a) Capacitor

b) Flip-Flop

c) Resistor

d) Chip

9 – Não é um tipo de memória dinâmica assíncrona:

a) FPM

b) EDO

c) BEDO

d) VCM

10 - Não é um tipo de memória dinâmica síncrona:

a) FPM

b) SDRAM

d) VCM

e) DDR-SDRAM

11 - A seleção de dados ocorre em conjunto com dois sinais básicos para o controle das memórias:

a) ROWS e COLS

b) RAS e CAS

c) RAS e ROWS

d) CAS e COLS

12 – Memória chamada de Hyper page mode, que é uma pequena modificação no funcionamento da memória FPM.

a) BEDO

b) EDO

c) SDRAM

d) DDRAM

13 - Método de acesso da memória SDRAM onde somente primeiro endereço da linha é fornecido, e os dados seguintes são encontrados pelo controlador de memória.

a) SDRAM BURST

b) SDRAM Next

c) SDRAM FILE

d) SDRAM Clock

14 – Que tipo de erro acontece quando um dado buscado pelo processador não está presente na cache, assim o processador precisará buscá-lo na RAM.

a) hit

b) miss

c) GPF

d) Down

15 – Modo em que o processador busca automaticamente no cache uma quantidade de dados do tamanho de uma linha. Onde quando uma informação pode ser lida seqüencialmente sem o processador solicitar o endereço da próxima informação.

a) Full

b) Syncronys

c) Burst

d) Paridade

16 – Técnica utilizada por computadores onde não existe memória de vídeo na interface de vídeo e utiliza parte da memória RAM do micro para esta finalidade. Esta arquitetura é chamada de vídeo embutido (on-board).

a) DMA

b) ADM

c) UMA

d) Ultra DMA

17 – Método ideal de atualização da memória que utiliza o cache de memória tanto para ler quanto para escrever em memória. Esse é o método atualmente utilizado pelo cache de memória.

a) Write Back

b) Write through

c) Write Memory

d) Memory Cache

18 - Conjunto de circuitos de apoio presentes na placa-mãe:

a) Chipset

b) CMOS

c) CHIP

d) Circuito Integrado

19 - também chamado controlador de sistema, esse é o circuito mais importante do chipset e o desempenho da placa-mãe está intimamente ligado a ele.

a) Ponte Sul

b) Ponte Norte

c) CMOS

d) UML

20 - circuitos servem para controlar a transferência de dados entre a memória RAM e o processador. Nos chipsets mais recentes, esse circuito está integrado dentro da própria Ponte Norte.

a) Buffer de dados

b) Buffer de endereçamento

c) Buffer de Controle

d) Buffer Local

21 – Circuito que é responsável por controlar todos os dispositivos lentos integrados à placa-mãe.

a) super I/O

b) Super I

c) Super O

d) MCH

22 - As informações de configuração do micro são armazenadas em uma pequena memória, chamada:

a) CMOS

b) ROM

c) Cache

d) DRAM

23 - Módulo que serve para alterar a tensão de alimentação do processador, caso a placa-mãe não seja capaz de fornecer uma determinada tensão de alimentação.

a) CRM

b) VRM

c) GRM

d) PRM

24 – São tipos de Placas – mãe:

a) ATX, ITX, NLX e LPX

b) ATX, ITX, XLX e LPX

C) ATX, ITX, NLX e TPX

D) HTX, PTX, NLX e LPX

25 – Tecnologia de MODEM, onde a modulação é feita pela CPU do Computador.

a) HPS

b) HSP

c) HPP

d) PHS

26 - Recurso que permite que um computador seja ligado através da rede local:

a) WOL

b) WOR

c) MOH

d) COH

27 - Recurso permite que computadores sejam ligados e desligados remotamente através da linha telefônica.

a) WOL

b) WOR

c) MOH

d) COH

28 – Tipo de memória que pode sofrer um update de BIOS:

a) Mask ROM

b) PROM

c) Flash ROM

d) EPROM

29 – Que tipo de soquete passou a funcionar com barramento externo até 100 MHz e o uso do barramento AGP.

a) Soquete 7

b) Super 7

c) Slot 1

d) Slot A

30 - Placas-mãe com mais de um processador são recomendadas para servidores de rede local e workstations de alto desempenho. É necessário utilizar um sistema operacional que suporte o multiprocessamento simétrico (SMP), como:

a) Windows 98

b) Windows ME

c) Windows 2000 SERVER

d) MS-DOS

31– Os dados escritos (desenhos de janela por exemplo) pelo processador ficam no dispositivo chamado:

a) Buffer

b) Memória de Vídeo

c) Controlador de Vídeo

d) RAM

32– O processador entende qualquer letra para reprodução em tela a partir de um código chamado:

a) ASCC

b) ASCII

c) Hexadecimal

d) OCTAL

33– Quando a memória de vídeo é acessada através de um banco de memória dentro do 1 MB que o microprocessador acessa em modo real, significando que o microprocessador acessa facilmente os dados contidos na memória de vídeo, chamamos este processo de:

a) Escrita direta em vídeo

b) Escrita indireta em vídeo

c) Acesso direto a memória

d) Acesso indireto a memória

34- como é chamado O universo de cores que a interface de vídeo é capaz de gerar :

a) Paleta de cores

b) palette

c) Cores simultâneas

d) Multicores

35 Os monitores MDA/Hercules de última geração eram também "dual", pois poderiam ser "chaveados" para :

a) VGA

b) EGA

c) CGA

d) SVGA

36 A partir da interface de vídeo_____, todas as interfaces de vídeo passaram a ter uma ROM própria, de modo a melhor controlar o maior número de cores disponíveis,

a) CGA

b) EGA

c) VGA

d) SVGA

37 Qual o outro nome que pode ser dado ao controlador de Vídeo:

a) Chipset de Vídeo

b) Memória de Vídeo

c) CMOS de Vídeo

d) Acelerador 3D

38 Para saber de o quanto de memória de vídeo é necessário para trabalhar em uma determinada resolução, devemos levar em consideração:

a) Resolução Horizontal, vertical e bits por ponto

b) Número de linhas e colunas, Resolução prévia

c) bits por ponto, Resolução Horizontal, Resolução Linear

d) Resolução Prévia, Freqüência e Resolução Vertical

39 - Para que se ter uma resolução de 800 x 600 em RGB True Color (24 bits), será necessário uma interface de vídeo com quanto de memória de vídeo aproximadamente:

a) 1 Mb

b) 2 Mb

c) 3 Mb

d) 4 Mb

40 – Geralmente será encontrado interface de vídeo para os seguintes barramentos de expansão, exceto:

a) ISA

b) VLB

c) CNR

d) PCI

41 – Não é uma tecnologia de memória de vídeo:

a) DRAM

b) EDO RAM

c) SGRAM

d) SRAM

42 – Que tecnologia, o chipset da placa-mãe (a Ponte Norte) traz embutido dentro dele o processador de vídeo, usando com isso parte da memória RAM como memória de vídeo

a) UMA

b) DMA

c) UDMA

d) FPM

1 – Qual etapa de construção de imagem 3D é responsável por apresentar os objetos 3D na tela do micro, isto é, apresentar os triângulos calculados na tela e revesti-los de maneira adequada, aplicando texturas, transparências.

a) Cálculo Geométrico

b) Renderização

c) Iluminação

d) Corte

2 – Qual das opções abaixo não é uma etapa do cálculo geométrico:

a) Transformação

b) Iluminação

c) Clipping

d) Wireframe

3 – Qual das opções abaixo, não é uma das etapas encontradas nos processadores de vídeo:

a) Mapeamento de Textura

b) Filtragem Bilinear

c) Sombreamento Plano

d) Efeito de Iluminação 3D

4 – técnica implementada, a placa de vídeo 3D armazena informações sobre o eixo z (profundidade) na memória de vídeo, aumentando a velocidade de renderização.

a) dithering

b) Multum in Parvum

c) Z-buffering

d) Fogging

5 – Não é um tipo de API Gráfica:

a) OpenGL

b) DirectX

c) OpenV3D

d) Glide

6 – Não é característica de uma placa de vídeo 3D:

a) Chip3D

b) Barramento

c) Memória de Vídeo

d) Processador de Vídeo

7 – O barramento AGP consegue ser mais rápido que o PCI, devido:

I - Maior taxa de transferência na comunicação entre o processador do micro e o processador de vídeo.

II - A memória RAM é usada para o armazenamento de informações de textura e z-buffering.

III - A taxa de transferência do barramento PCI depende de seu modo de operação, que, por sua vez, depende do chipset utilizado pela placa-mãe do micro.

a) I e II b) I e III c) II e III d) I, II e III

8 - O recurso _____ é utilizado para armazenar as texturas do vídeo na memória RAM.

a) AGP texturing

b) Frame Rate

c) V-Buffering

d) UDMA

9 - O desempenho teórico do processador 3D pode ser medido através de sua taxa de reenchimento textura. Essa taxa é facilmente calculada da seguinte forma: Taxa de preenchimento = freqüência do processador x número de unidades de processamento de texturas e é medida em:

a) Pixel/s

b) Texel/s

c) Tríades/S

d) Rates/s

10 – O termo_____, quando relacionado a vídeo 3D, refere-se aos estágios de construção e apresentação de imagens 3D(cálculo e renderização)

a) Pipeline

b) DIME

c) Bufferização

d) Shadow

11 – É a velocidade com que placas 2D conseguem copiar blocos de dados da tela para uma outra posição da tela.

a) Frame Rate

b) Blit Rate

c) Bauds/s

d) Pixel/s

12 – Que tipo de varredura O fluxo de elétrons começa a varrer a tela na primeira linha e na primeira coluna, seguindo até o final dessa primeira linha, logo após passando para a 2ª linha e assim sucessivamente:

a) Entrelaçada
b) Não-entrelaçada
c) Flickering
d) Varredura não-sequencial

13- Que nome se dá a quantidade de quadros que são montados pelo monitor por segundo:

a) Refresh Rate *vertical sync, frame rate ou refresh rate*
b) Flickering
c) Frame Second
d) FrameSync

14 - A velocidade com que o fluxo de elétrons é capaz de preencher um quadro, medindo quantas, linhas o fluxo de elétrons é capaz de varrer por segundo, chamamos de:
a) Frame Rate
b) Frequência Diagonal
c) Freqüência Vertical
d) Freqüência Horizontal

15 – Qual o circuito do monitor que é responsável por gerar a varredura do tubo de imagens:

a) Deflexão
b) Vídeo
c) Flyback
d) Fonte de Alimentação

16 - Telas de cristal líquido com matriz ativa utilizam um pequeno transistor para ativar cada célula de cristal líquido, chamado de:

a) HPA
b) DSTN
c) STN
d) TFT

17 - caixa conectada à placa de vídeo do micro e onde os demais monitores são conectados, para projetar uma mesma imagem:
a) Caixa de Vídeo
b) Buffer de Vídeo
c) Hub de Vídeo
d) Comutadora de Vídeo

_____

1 - Qual será a capacidade aproximadamente, de um disco que contém 1500 trilhas, 24 setores por trilha.
a) 18 Mb
b) 37 Mb
c) 36 Kb
d) 18 Kb

2 – Qual o tamanho da FAT que pode ser utilizada pelo WINDOWS 2000:
a) FAT-16
b) FAT-32
c) FAT-12
d) FAT-24

3– O que não é considerado uma desvantagem do sistema FAT:
a) Cross-linked chains
b) Lost clusters
c) slack space
d) Limite de 1 GB por partição

4 - Qual setor, está armazenada a tabela de partição que, entre outras coisas, indica qual partição do disco rígido dará boot
a) Cluster O
b) Setor 0
c) Setor de Boot
d) MBR

5 – Qual a função do Dual Boot:
a) Armazenar dois ou mais Sistemas operacionais
b) comandar qual sistema operacional dará boot
c) Selecionar qual partição ficará o sistema Operacional
d) Enfatizar qual o sistema operacional ativo

---

6 - Normalmente unidades de disquete de 3 1/2” aceitam tanto disquetes, do tipo:
a) 1.44 Mb e 380 Kb
b) 1.44 Mb e 720 Kb

c) 1.44 Mb e 2.88 Mb
d) 1.44 Mb e 780 Kb

7 - cada informação a ser gravada sobre a superfície magnética é codificada de maneira que signifique uma seqüência particular de campos norte-sul sobre a superfície magnética, de modo que não haja dúvida em relação ao dado pretendido. Esse esquema de codificação é chamado também de modulação. As unidades de disquete utilizam um esquema de modulação conhecido como:
a) MDM
b) MCM
c) MFM
d) MAM

8 - A posição exata da cabeça de leitura/gravação chama-se _____, e o ângulo formado entre a cabeça e um setor a ser lido/escrito é chamado de _____.
a) Alinhamento frontal – Read/Writer
b) Alinhamento exato - Espaçamento
c) Alinhamento radial - Azimute
d) Alinhamento padrão – Phase RW

9. Um Gap (núcleo bobina) seria:

a) pequenos traços pretos na cabeça magnética
b) pequenos traços brancos na cabeça magnética
c) pequenos traços cinzas na cabeça magnética
d) pequenos traços metálicos na cabeça magnética

10 – Qual das unidades abaixo poderia armazenar até 1 Gb:
a) Zip Drive
b) Super Disk LS-120
c) Jaz Drive
d) Super Drive

11 - Em unidades Zip e Jaz defeituosas, escutamos estalos e cliques durante a leitura ou gravação de discos, o que não é normal. Esse defeito é chamado:
a) Click Bad
b) Click da Morte
c) Bad Cluster
d) Click Cluster

12 - O desempenho das unidades de disco está ligado a diversos fatores, sendo os principais a existência ou não de _____ e a _____
a) Cluster e capacidade de armazenamento
b) Memória ROM e Capacidade de Armazenamento
c) Buffer e velocidade de rotação do disco.
d) Capacidade de Armazenamento e velocidade de rotação do disco.

13 – Qual seria a função do software conhecido como Park (estacionamento):
a) colocar o conjunto de cabeças sobre uma trilha que normalmente não é utilizada.
b) colocar o conjunto de cabeças sobre uma trilha que normalmente é utilizada.
c) colocar o conjunto de cabeças sobre a 1ª trilha que normalmente não é utilizada.

d) colocar o conjunto de cabeças sobre uma trilha que normalmente possui o MBR.

4 – O que corresponde a geometria de um disco:
a) Nº de cabeças, Nº de cilindros, Nº de trilhas
b) Nº de cabeças, Nº de cilindros, Nº de setores/trilha
c) Nº de cabeças, Nº de faces, Nº de setores/trilha
d) Nº de faces, Nº de cilindros, Nº de setores/trilha

15 – a partir do formato físico dos setores, qual o campo que é gravada informações referentes ao método de correção de erros:
a) Cabeçalho do Setor
b) CRC
c) Dados
d) ECC

16 - Qual setor (reserva) é utilizado, quando algum dos setores da trilha se danifica fisicamente, para substituir esse setor defeituoso.
a) Sector Spanishing
b) Sector Boot
c) sector sparing.
d) Sector faching

17- uma trilha mais externa pode ser formatada com um maior número de setores do que uma trilha mais interna, a possibilidade de existir trilhas com nº setores iguais e diferentes, este recurso é chamado de:
a) ZBR
b) SBR
c) CBR
d) CSB

18– O método em que é utilizado um campo magnético menor em setores menores, de modo que não altere dados adjacentes, é chamado de:
a) Reduced Read
b) Reduced Sector
c) Reduced Write
d) Reduced Cluster

19 – Qual o tipo de formatação é feita a divisão da superfície da mídia magnética, em trilhas e setores:
a) formatação de alto Nível
b) Formatação de Baixo Nível
c) Formatação de Médio Nível
d) Formatação Lógica

20 – Qual a função de um fator de interleave (intervalo):
a) informa a ordem física dos setores em uma trilha
b) informa ordem lógica dos setores em uma trilha
c) informa ordem lógica dos cilindros/trilha
d) informa ordem lógica das trilhas

21 – Que nome se dá a característica em que os discos rígidos conseguem transportar mais de um setor por vez, para o buffer, fazendo com que o desempenho do micro aumente.
a) Blockmode
b) Clustermode
c) Cachemode
d) autoBlockmode

22 - Que método de leitura, que permite a leitura de dados fisicamente muito próximos sem que um dado interfira na leitura de outro:
a) MFML
b) PRML
c) ARLL
d) RLL

23 – Que recurso é responsável para passar o controle das transferências entre o disco rígido e a memória RAM, para o chipset da placa-mãe e não mais pelo processador da máquina:
a) mastering I/O
b) Bus I/O
c) IDE I/O
d) bus mastering.

24 – Qual tipo de Raid, contém um esquema de correção de erro.
a) Raid 2
b) Raid 3
c) Raid 4
d) Raid 5

25 - A comunicação da interface SCSI com um periférico SCSI é feita através de uma série de comandos SCSI, chamada:
a) Command Interface
b) SCSI Command
c) Common Command Set.
d) Set Comand SCSI

26 – Qual da opção abaixo não é um padrão de fiação para o SCSI-3:
a) SCI ----SPI
b) P1394
c) SSA
d) FC-AL

27- Interface que é muito utilizado em servidores de arquivo de rede local, que, em geral, necessitam de muitos discos rígidos.
a) SCSI Integradas
b) Double Channel
c) SCSI Channel
d) TwinChannel

28 - Tradicionalmente, em cada interface SCSI podemos conectar até sete periféricos, tanto externos quanto internos. Nas interfaces Ultra Wide SCSI, esse limite foi aumentado para:
a) 18

b) 7
c) 15
d) 27

29 - Em algumas situações — como, por exemplo, instalar inúmeros dispositivos SCSI a um servidor de arquivos de rede local — talvez o comprimento do cabo seja restritivo demais. Nesse caso, aconselha-se a utilizar um outro tipo de cabo SCSI, chamado:
a) Cabo Double
b) Cabo Repeater
c) Cabo Diferencial
d) Cabo Maior

---
30 - O CD utiliza áudio digital modulado no formato:
a) PPM
b) PCM
c) APM
d) PMA

31 – que codificação converte cada grupo de 8 bits de dados em 17 bits ópticos. Essa codificação é feita de forma que o sistema de leitura do CD possa identificar corretamente bits de controle:
a) RCL
b) RDL
c) RLL
d) RML

32- Os dados em CD, são gravados em setores, também chamados de:
a) Large Frame
b) Marge Frame
c) Cluster Frame
d) Sector Frame

33 - A capacidade de um CD, pode ser maior, aumentando-se o número de setores por disco, esta técnica é chamada de:
a) OverSector
b) OverSize
c) OverWidth
d) OverDrive

34 – Qual o nome dado ao problema, onde qualquer interrupção, os dados poderão ser corrompidos, inutilizando o CD em todo ou em parte:
a) Disk Underrun
b) Disk ErrorLevel
c) Bad Cluster Disk
d) buffer underrun.

35 - Para que unidades de CD-ROM consigam ler CDs-RW, estas necessitam de um circuito chamado:
a) AGC
b) ACC
c) ADC

d) AHC

36 – O _____não é um formato de áudio, mas sim uma série de filtros e equalizadores que pode ser adicionada a amplificadores de áudio, melhorando a qualidade do áudio do DVDVídeo.
a) THX
b) DTS
C) LPCM
d) Dolby Digital

37 – As unidades DVD para computadores (DVD-ROM), têm uma memória _____que guarda o valor da zona.
a) ROM
b) EPROM
c) EEPROM
d) EAROM

38 - As unidades de CD-ROM IDE se comunicam com o micro através do protocolo:
a) IDECD
b) ATAPI
c) ADAPTI
d) SCSI

39 - Na gravação, um circuito conversor (DAC) estipula quantos pontos da forma de onda original iremos capturar por segundo. A quantidade de pontos que é capturada por segundo é chamada:
a) taxa de amostragem
b) taxa de captura
c) taxa de conversão
d) taxa de gravação

40 - Na prática, dizemos que cada minuto de áudio com qualidade de CD ocupa em mídia:
a) 15 Mb
b) 10 Mb
c) 20 Mb
d) 18 M

41 – Para saber o tamanho de um arquivo de áudio, precisamos de:
a) tempo (segundos) x taxa de amostragem (Khertz) x resolução (bits) x canais / 8
b) tempo (segundos) x taxa de amostragem (hertz) x resolução (bytes) x canais / 16
c) tempo (minutos) x resolução (bits) x canais / 2
d) tempo (segundos) x taxa de amostragem (hertz) x resolução (bits) x canais / 8

42 – Tipos de características de placa de som, EXCETO:
a) Sintetizador
b) Áudio 3D
c) Double sound
d) Processador de Áudio

43 – São três padrões utilizados pelo áudio 3D:
a) Aureal 3D (A3D), Environmental Audio (EAX) ,DirectSound3D
b) Aureal Áudio, ECX, DirectSound
c) Environmental Sound, Audio 3D, DirectSound
d) EDX, Áudio Aureal, DirectSound3D

---
44 – Quantos periféricos podem ser conectados a um barramento USB e Firewire por porta, respectivamente:
a) 127 e 68
b) 127 e 63
c) 78 e 127
d) 68 e 127
di)
45 – Quais são os três modos de operação de porta paralela:
a) SPP, ECP, EPP
b) SSP, EPC, EPP
c) EPP, ECC, SSP
d) SPP, EGP, ECP

8 - A transmissão utilizada pela porta paralela tem dois problemas clássicos:
a) unidirecional e taxa máxima de 100 MB/s
b) bidirecional e taxa máxima de 150 KB/s
c) unidirecional e taxa máxima de 150 KB/s
d) bidirecional e taxa máxima de 100 Kb/s

46– Que circuito principal da porta serial é responsável por converter um dado paralelo enviado pelo processador da máquina em serial e vice-versa:
a) UART
b) WART
c) VART
d) ICART

47 - o transmissor e receptor deverão estar trabalhando sob um mesmo protocolo de comunicação. O protocolo mais utilizado é o:
a) 7N1
b) 7E1
c) 8N1
d) 8E1

48 – Em quais combinações de portas seriais não podemos utilizar dispositivos simultâneos, com mesma interrupção:
a) COM1 e COM3; COM2 e COM 4
b) COM1 e COM2; COM3 e COM 4
c) COM3 e COM2; COM1 e COM 4
d) COM4 e COM1; COM2 e COM 3

49 - Para a comunicação entre dois micros utilizando a porta serial, você precisará de um cabo chamado:
a) Conection Cable
b) Null Modem
c) Lap – Talk

d) Link - Modem

---

50 - O ruído da linha é medido através de uma característica:
a) SNR
b) CRN
c) ANR
d) ACR

51 – Que teorema calcula qual é a taxa de transmissão máxima possível baseada na largura de banda do canal (banda passante) e a quantidade de ruído:
a) Teorema de Shannon,
b) Teorema de Clayton
c) Teorema de MichaelY
d) Teorema de Norris

52 – Que nome se dá a quantidade de elementos analógicos por segundo que são transmitidos pelo Modem:
a) Frame rate
b) Modem Rate
c) Baud Rate
d) Modulation Rate

53 - Que esquema de modulação converte cada grupo de 4 bits em uma tensão analógica:
a) Analogic Modulation
b) Trellis Modulation
c) Group Modulation
d) Phellis Modulation

54 - Nos modems de 33.600 bps é usada a modulação QAM (modulação por quadratura da amplitude), que funciona baseada na modificação de um sinal padrão, chamado:
a) Port Serial
b) Portadora
c) Onda Modulada
d) Port Modulation

55 - processo inicial na comunicação entre dois modems, em que ambos irão trocar informações, como velocidade de conexão e padrão utilizado, é chamado de:
a) hand-shaking
b) Sample-Shaking
c) Conection Signal
d) Shaking – Conection

56 - A compactação de dados deverá ser habilitada através de um comando especial que é enviado ao _____ou através de sua configuração, no caso do Windows 9.x
a) Sinal String
b) String Conection
c) Init Conection
d) Init String

57 – Que recurso permite que o micro seja ligado remotamente através de uma ligação telefônica:
a) Caller ID
b) MOH, Modem On Hold
c) Wake up on ring:
d) Quick connect

58 – Que tipo de conector Permite a conexão do modem com a placa de som,caso a placa de som, podendo fazer o recurso de viva-voz:
a) TAD
b) SAD
c) KAD
d) MAD

---
59 – Quais são as unidades utilizadas na velocidade de impressão:
a) CPS e PPT
b) PPS e CPM
c) PPM e CPS
d) CPS e PPs

60 - A cabeça de impressão das impressoras a jato de tinta pode funcionar de uma das seguintes formas:
a) Térmica e Sublimação
b) Piezoelétrica e Térmica
c) Burrifação e Puzelétrica
d) Burrifação e Sublimação

61 – O que é utilizado para ligar duas impressoras em um mesmo micro:
a) Caixa Comutadora
b) Buffer de impressão
c) Caixa de Spooler
d) Comutadora LPT

---
62 - A resolução é medida pela quantidade de pontos por polegada (dpi, dots per inch) que o sensor óptico do scanner é capaz de reconhecer. Essa resolução é chamada:
a) Óptica
b) Scaneada
c) interpolação
d) digitalizadora

63 - Que tipo de padronização permite que se utilize um scanner a partir de qualquer aplicativo gráfico.
a) OCR
b) Driver
c) Twain
d) Driver Twain

64 – Que tipo de programa é responsável por transformar um texto imagem em texto editado:
a) Twain

b) OCR
c) Plug RGB
d) Driver

65 - Portanto, para todos os micros não-XT, que circuito controlador de teclado na placa-mãe tem a função de controlar a linha A20, ou seja, o microprocessador pode acessar mais de 1 MB de memória. 8042
a) 8042
b) 8032
c) 8022
d) 8052

66 – Não é um tipo de mouse:
a) barramento
b) USB
c) infravermelho
d) paralelo

67 - O grande problema do DOS é a falta de memória RAM. Para melhorar essa situação, a partir do MS-DOS 5 apareceram duas novas idéias:
a) UMB e HMA
b) UNC e HDA
c) HCA e UMB
d) HNA e UNB

68 - A memória ROM tem um tempo de acesso muito maior que a memória RAM, ou seja, é muito mais lenta. Isso significa que, no acesso à memória ROM, o processador utiliza muitos:
a) clocks
b) wait states
c) access cache
d) Fetch

69 - Técnica consiste em copiar o conteúdo da memória ROM para a área de RAM que tem os mesmos endereços (área que ficaria normalmente desabilitada para não haver conflitos).
a) wait states
b) shadow
c) Fetch
d) Pipeline

70 - Nova especificação de memória expandida, que permitiu pela primeira vez a execução de programas multitarefa através do DOS.
a) EMSS 2.2
b) SMSS 3.2
c) EEMS 3.2
d) ESMS 3.2

71 – A Memória expandida também é conhecida como:
a) LIM
b) LIS
c) LES
d) LEE

72 – Que nome se dá ao tipo de multitarefa, onde um programa individualmente é quem controla a hora exata da troca da atenção pelo microprocessador, significando que programas poderão fazer uso do microprocessador durante o tempo que o mesmo quiser.
a) multitarefa em tempo real
b) multitarefa cooperativa
c) multitarefa entre programas
d) multitarefa preemptiva

73 – Que tipo de exemplo clássico serve para demonstrar a diferença entre um sistema operacional com orientação a objetos e outro sem:
a) Personalização da barra de tarefas
b) ajuste do relógio de tempo real.
c) A resolução da Tela
d) Personalização do Windows

74 - Se pegarmos com o mouse um ícone de documento e arrastarmos e soltarmos o mesmo em cima do ícone da impressora, o documento será impresso! Esta característica é chamada de:
a) orientação a ícone de trabalho
b) orientação por ícone dinâmico
c) orientação a ambiente de trabalho
d) orientação por trabalho dinâmico

75 - O OS/2 tem um módulo que trata de atualizar dinamicamente todos os procedimentos que são executados na interface gráfica, criando assim uma coerência entre os dados do micro.
a) SOM
b) SOH
c) SOO
d) SAO

76 - Que tipo de erro ocorre no Windows que pode fazer com que o aplicativo em questão seja eliminado da memória, também podendo fazer com que o Windows inteiro seja "travado".
a) CPG
b) GPC
c) GPF
d) GPH

77 – O Windows 9.x é um sistema operacional híbrido, devido ter:
a) um núcleo de 32 e 64 bits
b) um núcleo de 16 bits e 64 bits
c) um núcleo 16 bits e 32 bits
d) um núcleo de 16, 32 e 64 bits

78 – Qual das versões do windows foi incluído o barramento USB:
a) Windows 95 OSR 2 (Windows 95 B)
b) Windows 95 OSR 2.1 (Detroit)
c) Windows 98 SE (Segunda Edição)
d) Windows 98 (Memphis)

79 – Quanto vale 1 mA:
a) 0,1 A
b) 0,001 A
c) 0,01 A
d) 0,10 A

80 – Qual será a potência máxima consumida por um gravador da HP com as seguintes especificações: (1,8 A, 5 V, 400 mA, 12 V)
a) 112, 3 W
b) 15,3 W
c) 13,8 W
d) 18,5 W

81 – Que tipo de fonte de alimentação é utilizada pelos processadores Intel de 7ª geração.
a) ATX 12V
b) AT 10V
c) ATX 10V
d) AT 12V

82 - acessório que permite manter o micro ligado durante algum tempo no caso de falta de luz.
a) UFS
b) PCS
c) UPS
d) Power Supply

83 - Os dissipadores de calor podem ser classificados em dois tipos:
a) ativo e passivo
b) padrão e avançado
c) baixa e alta caloria
d) Fixo ou móvel

84 - São estágios básicos que todas as fontes tradicionais têm, EXCETO:
a) Entrada
b) Transformador
c) Saída
d) Filtro

- Entrada: A tensão que entra na fonte é a tensão alternada da rede elétrica, 110 V ou 220 V (60 Hz ou 50 Hz).

- Transformador: A tensão é reduzida pelo transformador. Em uma fonte de 12 V, o transformador reduz a tensão alternada da entrada para 12 V. Na saída do transformador a tensão ainda é alternada.

- Retificador: Esse circuito, formado por diodos, pega a parte negativa da tensão alternada da saída do transformador e a transforma em positiva, tornando-a em forma de onda pulsante (ver Figura 33.2).

- Filtro: O filtro, formado por capacitores, transforma a forma de onda pulsante em tensão contínua. Entretanto, na saída do filtro, a tensão apresenta uma pequena oscilação, chamada *ripple*.

- Regulador: O circuito regulador (normalmente formado por um diodo zener ou por um circuito integrado), remove a oscilação da forma de onda, fazendo com que a tensão seja, finalmente, contínua.

85 – Que circuito, formado por diodos, pega a parte negativa da tensão alternada da saída do transformador e a transforma em positiva, tornando-a em forma de onda pulsante:
a) Transformador
b) Filtro
c) defletor
d) Retificador

86– São tipos de formato de placa-mãe e gabinete, EXCETO:
a) ATX, ITX, PTX
b) ATX, NLX, LPX
c) ATX, NTX, PLX
d) ATX, NPX, PPX

87 - São boatos de vírus que não existem que usuários inventam e ficam mandando para
diversas pessoas através de e-mail, em forma de corrente:
a) programas de invasão
b) malwares
c) hoaxes
d) Vírus de Macro

88 – Não é um vírus clássico de arquivo:
a) Atenas (Trojector).
b) Freddy.
c) Barrotes.
d) MIRC

89 - Alguns antivírus têm uma porção que fica residente em memória. Com isso, caso algum vírus tente infectar o seu computador, o antivírus residente entrará em ação, bloqueando a penetração do vírus. Esses antivírus residentes em memória são genericamente conhecidos como:
a) Viruses
b) Fields
c) Shields
d) Scam

90 - que tipo de vírus apaga a memória ROM do micro, caso esta seja a do tipo Flash ROM:
a) vírus CIH (Chernobyl),
b) Vírus Worms
c) Vírus Happy99
d) Vírus Memory Danied

91 - Quais são as duas fases de um vírus:
a) de contágio e a de ataque
b) de clonagem e de ataque

c) de acesso e de funcionalidade
d) de contagio e de clonagem

92 – Que tipo de vírus ficam residentes em memória, interceptando as sub-rotinas do sistema operacional e utilizando-as para alterar dados e, principalmente, multiplicarem-se:
a) E_mail e Arquivo
b) Boot e Arquivo
c) Macro e Boot
d) E_mail e macro

93 - Existem algumas fontes de problemas responsáveis pela perda de dados, EXCETO:
a) Instalação elétrica.
b) Aglomerados perdidos
c) Cadeias interligadas
d) Arquivos armazenados

94 - Quando dois ou mais arquivos fazem referência na FAT a um mesmo espaço em disco, chamamos de:
a) cross-linked chains
b) Lost Cluster
c) Space Cluster
d) Fat Cluster

95 – Que tipo de problema a máquina está avisando quando dá 2 bips curtos e 8 bips longos:
a) Memória
b) Placa de vídeo
c) Processador
d) Cache

96 – quais o tipo de conector é utilizado para fazer teste de porta paralela do micro:
a) DB-Mach
b) Paralell – test
c) loopback
d) Check-port

97 - Em impressoras da HP, a posição do carro de impressão é controlada por uma fita com um código de barras localizada entre a guia do carro e a polia (correia dentada) de movimentação do carro, chamada de:
a) Data
b) Encoder
c) Fita code
d) Bar code

98 -unidade de medida de potência em sistemas elétricos de tensão alternada:
a) VA
b) WA
c) MW
d) PW

99 - Para testar portas seriais e paralelas através de programas de teste de hardware, será preciso ter conectores de realimentação conectados a portas a serem testadas, chamdos de:
a) Testports
b) Testbus
c) Loopbacks
d) Loopports

100 – São grupos que ditam o desempenho de uma máquina, Exceto:
a) desempenho de processamento
b) desempenho matemático
c) desempenho de vídeo
d) Desempenho de memória

101 – São os dois tipos mais comuns de overclocks:
a) da CPU e da RAM
b) da RAM e da Placa de Vídeo 2D
c) da RAM e do Chipset
d) da CPU e da Placa de Vídeo 3D

102 - Tecnicamente falando, o overclock diminui a vida útil dos componentes envolvidos e pode inclusive levar à queima de componentes. Isso ocorre principalmente por causa de um fenômeno chamado:
a) Eletromigração
b) Desmagnetização
c) Desletrotização
d) Eletromagnetização

103 - Tipo de overclock que oferece melhor desempenho, porém o seu sucesso depende muito do
chipset da placa-mãe e da memória RAM:
a) Overclock da multiplicação de clock
b) Overclock do barramento externo
c) Overclock do barramento frontal
d) Overclock BUS

104 - O circuito da placa-mãe responsável pela geração do clock externo do processador chama-se:
a) Gerador de Clock
b) CMOS
c) Multiplicador de Clock
d) Alternador de Clock Real

105 - O overclock do barramento externo do processador pode ser feito através de três formas:
a) da CMOS, do jumpers ou através da BIOS
b) da BIOS, do Setup, e do Jumper
c) da CMOS, do Software, e setup
d) do setup, do jumpers ou através de software

106 - Overclock do barramento interno da placa de vídeo, também é chamado de:
a) overclock da memória de vídeo
b) overclock do processador de vídeo

c) overclock do chipset de vídeo
d) overclock de vídeo.

107 - Quais são as duas fases de um vírus:
a) de contágio e a de ataque
b) de clonagem e de ataque
c) de acesso e de funcionalidade
d) de contagio e de clonagem

108 – Que tipo de vírus ficam residentes em memória, interceptando as sub-rotinas do sistema operacional e utilizando-as para alterar dados e, principalmente, multiplicarem-se:
a) E_mail e Arquivo
b) Boot e Arquivo
c) Macro e Boot
d) E_mail e macro

109 - Existem algumas fontes de problemas responsáveis pela perda de dados, EXCETO:
a) Instalação elétrica.
b) Aglomerados perdidos
c) Cadeias interligadas
d) Arquivos armazenados

110 - Quando dois ou mais arquivos fazem referência na FAT a um mesmo espaço em disco, chamamos de:
a) cross-linked chains
b) Lost Cluster
c) Space Cluster
d) Fat Cluster

111 – Que tipo de problema a máquina está avisando quando dá 2 bips curtos e 8 bips longos:
a) Memória
b) Placa de vídeo
c) Processador
d) Cache

112 – quais o tipo de conector é utilizado para fazer teste de porta paralela do micro:
a) DB-Mach
b) Paralell – test
c) loopback
d) Check-port

113 - Em impressoras da HP, a posição do carro de impressão é controlada por uma fita com um código de barras localizada entre a guia do carro e a polia (correia dentada) de movimentação do carro, chamada de:
a) Data
b) Encoder
c) Fita code
d) Bar code

114 -unidade de medida de potência em sistemas elétricos de tensão alternada:
a) VA
b) WA
c) MW
d) PW

115 - Para testar portas seriais e paralelas através de programas de teste de hardware, será preciso ter conectores de realimentação conectados a portas a serem testadas, chamdos de:
a) Testports
b) Testbus
c) Loopbacks
d) Loopports

116 – São grupos que ditam o desempenho de uma máquina, Exceto:
a) desempenho de processamento
b) desempenho matemático
c) desempenho de vídeo
d) Desempenho de memória

117 – São os dois tipos mais comuns de overclocks:
a) da CPU e da RAM
b) da RAM e da Placa de Vídeo 2D
c) da RAM e do Chipset
d) da CPU e da Placa de Vídeo 3D

118 - Tecnicamente falando, o overclock diminui a vida útil dos componentes envolvidos e pode inclusive levar à queima de componentes. Isso ocorre principalmente por causa de um fenômeno chamado:
a) Eletromigração
b) Desmagnetização
c) Desletrotização
d) Eletromagnetização

119 - Tipo de overclock que oferece melhor desempenho, porém o seu sucesso depende muito do
chipset da placa-mãe e da memória RAM:
a) Overclock da multiplicação de clock
b) Overclock do barramento externo
c) Overclock do barramento frontal
d) Overclock BUS

120 - O circuito da placa-mãe responsável pela geração do clock externo do processador chama-se:
a) Gerador de Clock
b) CMOS
c) Multiplicador de Clock
d) Alternador de Clock Real

121 - O overclock do barramento externo do processador pode ser feito através de três formas:
a) da CMOS, do jumpers ou através da BIOS
b) da BIOS, do Setup, e do Jumper

c) da CMOS, do Software, e setup
d) do setup, do jumpers ou através de software

122 - Overclock do barramento interno da placa de vídeo, também é chamado de:
a) overclock da memória de vídeo
b) overclock do processador de vídeo
c) overclock do chipset de vídeo
d) overclock de vídeo.